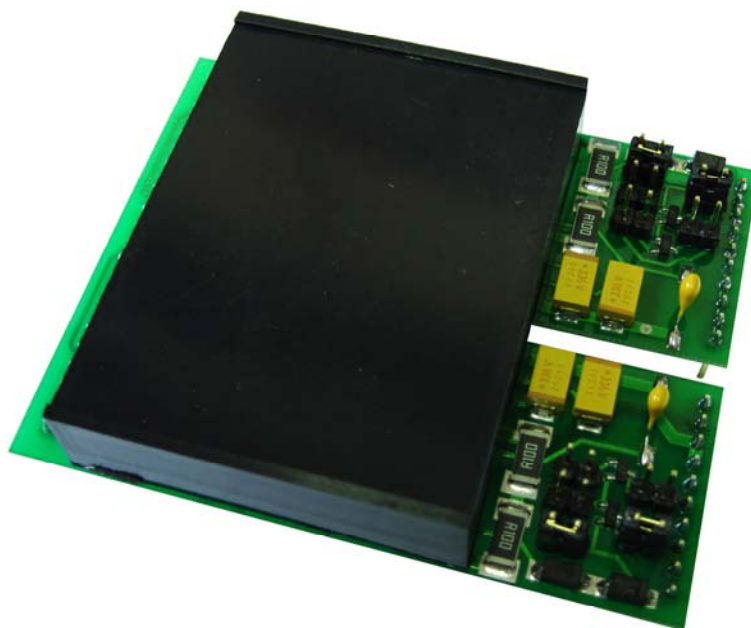


# ЗАО "ЭЛЕКТРУМ АВ"

**ДРАЙВЕР IGBT И MOSFET ТРАНЗИСТОРОВ ДР2180П-Б1  
АНАЛОГ 2SD315AI**

**ПАСПОРТ**



## СОДЕРЖАНИЕ

1 ОБЩИЕ СВЕДЕНИЯ .....	3
2 СОСТАВ ДРАЙВЕРА .....	3
3 ФУНКЦИОНАЛЬНЫЕ ОСОБЕННОСТИ ДРАЙВЕРА .....	3
4 ОСНОВНЫЕ И ПРЕДЕЛЬНО-ДОПУСТИМЫЕ ПАРАМЕТРЫ.....	6
5 РАБОТА ДРАЙВЕРА .....	7
6 РЕКОМЕНДАЦИИ ПО ПОДКЛЮЧЕНИЮ ДРАЙВЕРА .....	8
7 ГРАФИКИ, ПОЯСНЯЮЩИЕ РАБОТУ ДРАЙВЕРА .....	10
8 СВЕДЕНИЯ О СОДЕРЖАНИИ ДРАГМЕТАЛЛОВ .....	11
9 РЕКОМЕНДАЦИИ ЭКСПЛУАТАЦИИ .....	11
10 ТРЕБОВАНИЯ НАДЕЖНОСТИ .....	12
11 СВЕДЕНИЯ О ПРИЕМКЕ.....	12

Данный документ является паспортом с описанием характеристик данного изделия, для которых предоставляется гарантия. Все изделия в процессе производства проходят полный набор электрических испытаний, которые выполняются дважды, один раз до герметизации, а затем еще раз после. Испытания, проводимые «Электрум АВ» являются исчерпывающими, и включают в том числе 100% проверки на окончательных испытаниях.

Любая такая гарантия предоставляется исключительно в соответствии с условиями соглашения о поставке (договор на поставку или другие документы в соответствии с действующим законодательством). Информация представленная в этом документе не предполагает гарантии и ответственности «Электрум АВ» в отношении использования такой информации и пригодности изделий для Вашей аппаратуры. Данные, содержащиеся в этом документе, предназначены исключительно для технически подготовленных сотрудников. Вам и Вашим техническим специалистам придется оценить пригодность этого продукта, предназначенного для применения и полноту данных продукта, в связи с таким применением.

Любые изделия «Электрум АВ» не разрешены для применения в приборах и системах жизнеобеспечения и специальной техники, без письменного согласования с «Электрум АВ».

Если вам необходима информация о продукте, превышающая данные, приведенные в этом техническом паспорте, или которая относится к конкретному применению нашей продукции, пожалуйста, обращайтесь в офис продаж к менеджеру, который является ответственным за Ваше предприятие.

Инженеры «Электрум АВ» имеют большой опыт в разработке, производстве и применении мощных силовых приборов и интеллектуальных драйверов для силовых приборов и уже реализовали большое количество индивидуальных решений. Если вам нужны силовые модули или драйверы, которые не входят в комплект поставки, а также изделия с отличиями от стандартных приборов в характеристиках или конструкции обращайтесь к нашим менеджерам и специалистам, которые предложат Вам лучшее решение Вашей задачи.

«Электрум АВ» оставляет за собой право вносить изменения без дополнительного уведомления в настоящем документе для повышения надежности, функциональности и улучшения дизайна.

## 1 ОБЩИЕ СВЕДЕНИЯ

Двухканальный драйвер мощных транзисторов с полевым управлением (MOSFET или IGBT) (далее – драйвер) предназначен для зависимого гальванически развязанного управления двумя мощными транзисторами с предельно допустимым напряжением до 3300 В. Драйвер является усилителем – формирователем сигналов управления затворами транзисторов с частотой до 100 кГц. Драйвер содержит встроенный гальванически развязанный DC-DC преобразователь, обеспечивающий необходимые уровни отпирающих и запирающих напряжений на затворе транзистора. Драйвер конструктивно и функционально аналогичен драйверу **2SD315AI**.

## 2 СОСТАВ ДРАЙВЕРА

2.1 Драйвер – печатная плата с установленными на ней модулем драйвера (МД), выполненным в герметичном пластмассовом корпусе, необходимыми настроечными элементами и разъемами для подключения управляемых транзисторов и сигналов управления.

2.2 В состав драйвера входят следующие функциональные узлы:

- 1 Стабилизатор напряжения питания драйвера с защитой от неправильной полярности включения;
- 2 Встроенный DC-DC преобразователь со стабилизацией уровня отпирающего и запирающего напряжения на затворах управляемых транзисторов;
- 3 Входная логика;
- 4 Схема управления затворами управляемых транзисторов;
- 5 Схема защиты от пониженного и повышенного напряжения на затворе управляемых транзисторов;
- 6 Схема защиты управляемых транзисторов от перегрузки по току.

## 3 ФУНКЦИОНАЛЬНЫЕ ОСОБЕННОСТИ ДРАЙВЕРА

3.1 Драйвер обеспечивает следующие функции управления, контроля и защиты управляемого транзистора:

- 1 Контроль напряжения насыщения на коллекторе управляемого транзистора, его защитное отключение при выходе из состояния насыщения;
- 2 Регулировку порога защитного отключения по напряжению насыщения;
- 3 Обеспечение плавного перехода драйвера из активного состояния в неактивное при «аварийной» ситуации (выход управляемого транзистора из режима насыщения);
- 4 Блокировку управления при «аварии»
- 5 Сигнализацию о наличии аварии;
- 6 Регулировку времени включения - выключения управляемого транзистора путем изменения сопротивления резисторов в выходной цепи ( $R_{on}$ ,  $R_{off}$ );
- 7 Блокировку одновременного включения верхнего и нижнего плеча;
- 8 Задержку на переключение верхнего и нижнего плеча;
- 9 Регулировку задержки на переключение верхнего и нижнего плеча;
- 10 Контроль напряжений питания драйвера (встроенные компараторы) на выходе DC-DC преобразователя.

3.2 Габаритный чертёж приведен на рисунке 1, функциональная схема драйвера изображена на рисунке 2.

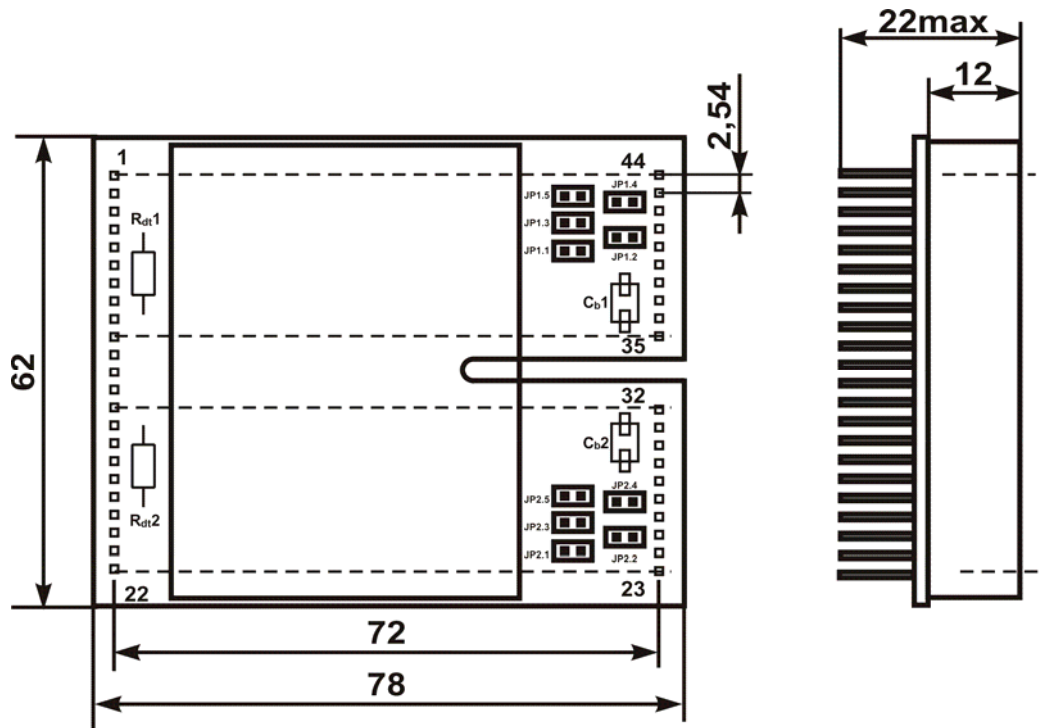


Рисунок 1 – Габаритный чертеж драйвера

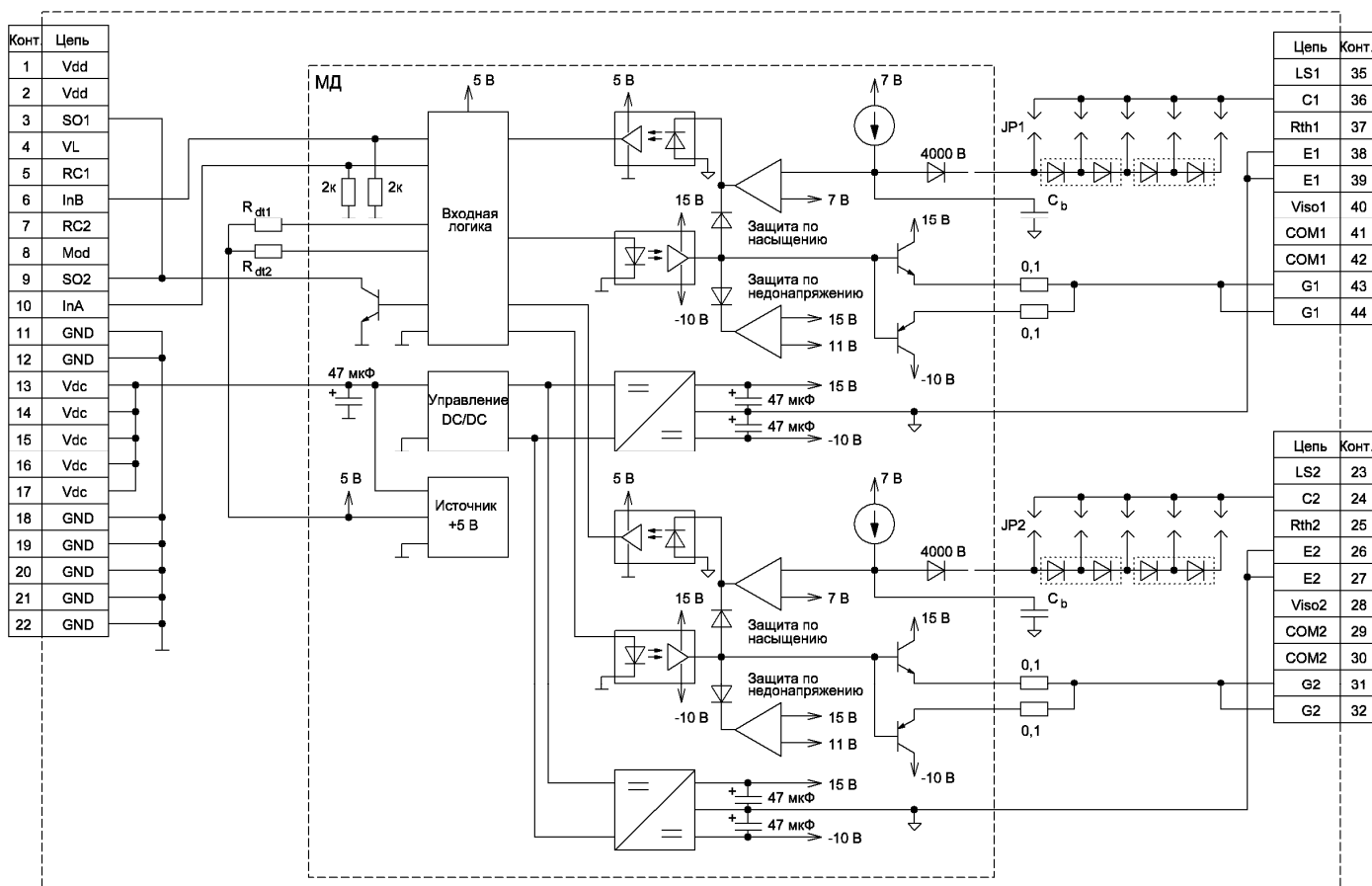


Рисунок 2– Функциональная схема драйвера

3.3 Назначение выводов приведено в таблице 1.

Таблица 1 – Назначение выводов драйвера

Номер вывода	Обозначение вывода	Назначение выводов
1	-	Незадействован
2	-	Незадействован
3	SO1	Вывод сигнала ошибки (открытый коллектор)
4	-	Незадействован
5	-	Незадействован
6	INb	Управляющий вход канала 2
7	-	Незадействован
8	-	Незадействован
9	SO2	Вывод сигнала ошибки (открытый коллектор)
10	INa	Управляющий вход канала 1
11	GND	Общий цепей питания и управления
12	GND	Общий цепей питания и управления
13	Vdc	Питание +15 В
14	Vdc	Питание +15 В
15	Vdc	Питание +15 В
16	Vdc	Питание +15 В
17	Vdc	Питание +15 В
18	GND	Общий цепей питания и управления
19	GND	Общий цепей питания и управления
20	GND	Общий цепей питания и управления
21	GND	Общий цепей питания и управления
22	GND	Общий цепей питания и управления
23	-	Незадействован
24	C2	Вывод подключения коллектора (стока) управляемого транзистора канала 2
25	-	Незадействован
26	E2	Вывод подключения эмиттера (истока) управляемого транзистора канала 2
27	E2	Вывод подключения эмиттера (истока) управляемого транзистора канала 2
28	-	Незадействован
29	-	Незадействован
30	-	Незадействован
31	G2	Вывод подключения затвора управляемого транзистора канала 2
32	G2	Вывод подключения затвора управляемого транзистора канала 2
33	-	Незадействован
34	-	Незадействован
35	-	Незадействован
36	C1	Вывод подключения коллектора (стока) управляемого транзистора канала 1
37	-	Незадействован
38	E1	Вывод подключения эмиттера (истока) управляемого транзистора канала 1
39	E1	Вывод подключения эмиттера (истока) управляемого транзистора канала 1
40	-	Незадействован
41	-	Незадействован
42	-	Незадействован
43	G1	Вывод подключения затвора управляемого транзистора канала 1
44	G1	Вывод подключения затвора управляемого транзистора канала 1

#### 4 ОСНОВНЫЕ И ПРЕДЕЛЬНО-ДОПУСТИМЫЕ ПАРАМЕТРЫ

Таблица 2 – Основные и предельно-допустимые параметры (при  $T = 25\text{ }^{\circ}\text{C}$ )

Параметр	Обозначение	Единица измерения	Значение			Примечания
			не менее	тип	не более	
<b>Параметры блока DC/DC</b>						
Напряжение питания	$U_S$	В	13,5	15	16,5	
Ток потребления холостого хода	$I_S$	мА		80	120	$f_{упр} = 0\text{ Гц}$
Максимальный ток потребления	$I_{S\max}$	мА			550	под нагрузкой см. рисунки 5 и 6
Мощность встроенного источника питания выходной части модуля драйвера	$P_{DC-DC}$	Вт	3			для каждого канала
<b>Параметры монитора напряжения</b>						
Порог включения защиты	$U_{UVLO-}$	В		11		выход DC-DC
Порог выключения защиты	$U_{UVLO+}$	В		12		
<b>Параметры входов управления</b>						
Входное напряжение высокого уровня	$U_{IH}$	В	3	5	5,6	
Входное напряжение низкого уровня	$U_{IL}$	В	-0,6	0	0,8	
Входное сопротивление	$R_{IN}$	кОм		2		
<b>Временные параметры</b>						
Время задержки включения и выключения вход-выход	$t_d\text{ (in-out)}$	мкс			0,5	см. рисунок 11
«Мертвое» время между изменениями сигнала на выходах первого и второго каналов	$t_{TD}$	мкс	2			настраивается потребителем; см. рисунок 10
Максимальная рабочая частота	$f_{\max}$	кГц			100	без нагрузки; см. рисунки 5 и 6
Время задержки срабатывания защиты по ненасыщению	$t_{BLOCK1}$	мкс	2			настраивается потребителем; см. рисунок 9
Время блокировки управляемого транзистора после «аварии»	$t_{BLOCK2}$	мс		70		
Время плавного аварийного отключения управляемого транзистора	$t_{off}$	мкс		1,5		
Время задержки включения сигнала аварии	$t_{d(on-err)}$	мкс			2	
<b>Выходные параметры</b>						
Выходное напряжение высокого уровня	$U_{OH}$	В	+12	+15	+18	во всем диапазоне допустимых нагрузок
Выходное напряжение низкого уровня	$U_{OL}$	В	-8	-10	-12	
Максимальный выходной импульсный ток включения	$I_{Omax\ on}$	А	+18	20		настраивается потребителем; см. рисунок 8
Максимальный выходной импульсный ток выключения	$I_{Omax\ off}$	А		-22	-18	
Средний выходной ток	$I_O$	мА			130	на каждый канал
Время нарастания и спада выходного сигнала	$t_r\text{ (f)}$	нс			150	см. рисунок 11
Максимальный ток выхода сигнала аварии	$I_{ERR\ max}$	мА			20	

Максимальное напряжение выхода сигнала аварии	$U_{ERR\ max}$	В			20	
Остаточное напряжение выхода сигнала аварии	$U_{O\ ERR}$	В		0,3	0,7	при $I_{ERR} = 20\ \text{мА}$
Напряжение насыщения, соответствующее срабатыванию защиты по ненасыщению	$U_{\text{мс}}^{\text{Th}}$	В			5,0	настраивается потребителем, см. таблицу 3
<b>Параметры изоляции</b>						
Максимально допустимое обратное напряжение на коллекторе	$U_C$	В			4000	
Напряжение изоляции между входом и выходом	$U_{\text{ISO(IN-OUT)}}$	В			7500	DC, 1 мин
Напряжение изоляции между выводами первого и второго каналов	$U_{\text{ISO(OUT1-OUT2)}}$	В			4000	DC, 1 мин
Критическая скорость изменения напряжения на выходе	$(dU/dt)_{\text{cr}}$	кВ/мкс			20	
<b>Параметры управляемого транзистора</b>						
Максимально допустимое напряжение управляемого транзистора	$U_{\text{CE}} (U_{\text{DS}})$	В			3300	
<b>Параметры эксплуатации и хранения</b>						
Рабочий диапазон температур	$T_A$	°C	-45		+85	
Температура хранения	$T_s$	°C	-60		+100	

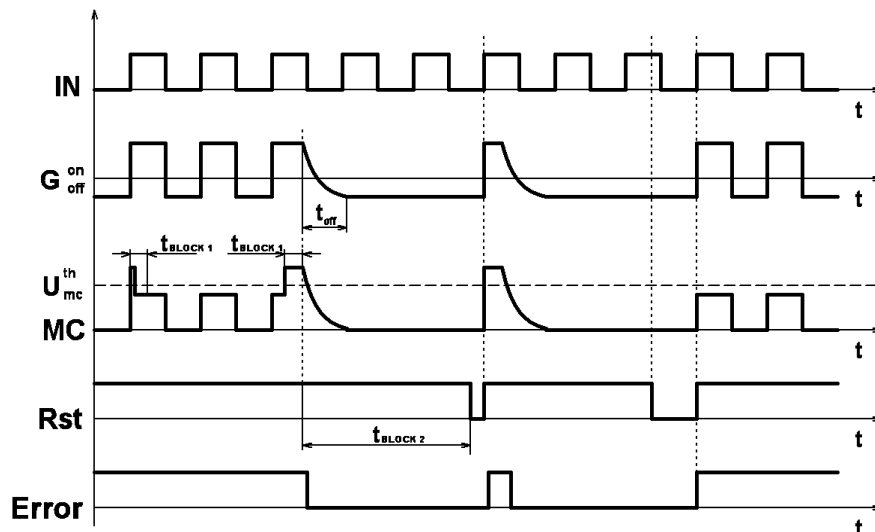
## 5 РАБОТА ДРАЙВЕРА

Подача «лог.1» на управляющий вход «INa» или «INb» приведет к открытию соответствующего управляемого транзистора. Увеличение падения напряжения в открытом состоянии более, чем на  $U_{\text{мс}}^{\text{Th}}$  за время, превышающее  $t_{\text{BLOCK1}}$  приведет к срабатыванию защиты по превышению падения напряжения в открытом состоянии (защита по ненасыщению). При возникновении «аварии» откроется транзистор, включенный по схеме с открытым коллектором (выводы «SO1» и «SO2»). Через 70мс будет произведен сброс «аварии» внутренней схемой сброса «аварии» и по переднему фронту сигнала управления «IN» будет открыт управляемый транзистор. В случае если причина «аварии» не была устранена, цикл защиты повторится.

Снижение напряжения питания драйвера до уровня порога срабатывания защиты от пониженного напряжения питания драйвера  $U_{\text{UVLO-}}$  приведет к закрытию управляемого транзистора независимо от входных сигналов управления. По порогу срабатывания защиты от пониженного напряжения питания драйвера  $U_{\text{UVLO+}}$  сигналы управления восстановятся. При срабатывании защиты от пониженного напряжения питания сигнал ошибки на выходах «SO» не появляется.

При подаче на входы «INa» и «INb» одновременно «лог. 1» произойдет блокировка управления и управляемые транзисторы будут закрыты, при этом сигнализации о наличии ошибки на выходах «SO» не появляется.

Диаграммы, поясняющие работу драйвера, приведены на рисунках 3 и 4.



Rst – Периодический внутренний сигнал сброса «аварии»

Рисунок 3 – Функциональная диаграмма работы драйвера при «аварии»

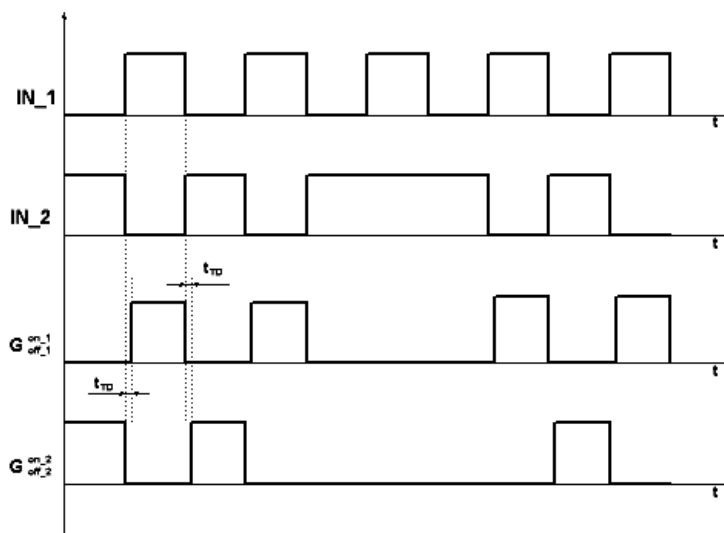


Рисунок 4 – Функциональная диаграмма работы драйвера

## 6 РЕКОМЕНДАЦИИ ПО ПОДКЛЮЧЕНИЮ ДРАЙВЕРА

**INa, INb** – управляющие входы. Управление драйвером описано в разделе «Работа драйвера». При подаче управляющего напряжения следует учитывать, что на входах управления установлены обратные защитные диоды, как следствие, в том случае если напряжение управления будет превышать напряжения питания более чем на 0,6, произойдет увеличения тока потребления по входам и при значительном превышении напряжения питания драйвер может выйти из строя.

Если требуется управление драйвером уровнем «лог.1» амплитудой 15 В, то рекомендуется последовательно с входами управления включить резисторы 3,9...4,3 кОм.

**SO1, SO2** – выходы, сигнализирующие о возникновении аварии. Выводы представляет собой открытый коллектор транзистора схемы защиты. При этом транзистор будет открываться только при аварии, вызванной перегрузкой силового транзистора по току; при снижении напряжения питания драйвера до уровня «Uuvlo-» транзисторы будут закрыты независимо от входных сигналов управления (сигналы восстановятся при достижении уровня питания соответствующего «Uuvlo+»), однако сигнализации об ошибке в данной ситуации не последует. Также не последует сигнализации в случае одновременной подачи на управляющие входы сигналов соответствующих «лог.1», хотя выходные транзисторы будут закрыты.

Не рекомендуется подавать на данные выходы напряжение и ток значениями выше предельно допустимых, в том числе и кратковременно.



**Vdc** – вход питания драйвера. Следует учитывать, что при уменьшении напряжения питания драйвера уменьшается выходное напряжение DC/DC – преобразователя. Тем самым, если питание меньше допустимого уровня, входная схема может работать исправно, однако на затворах управляемых транзисторов напряжение может упасть до уровня «U<sub>vlo</sub>» и управление транзистором будет некорректным.

Ток потребления по входу питания составляет не более 120 мА без нагрузки. При подключении транзисторов ток потребления увеличивается на величину тока перезарядки затвора и может достигать 550 мА (равная нагрузка для обоих каналов). При большем токе потребления DC/DC – преобразователь может выйти из строя, либо, при кратковременном превышении тока потребления в 550 мА, выходное напряжения DC/DC – преобразователя уменьшится до недопустимого уровня и сработает защита по недонапряжению, что приведёт к некорректному управлению транзистором. В случае, если нагрузка по каналам распределена неравномерно, то ток потребления одним каналом не должен превышать 250 мА. Ток потребления зависит от частоты сигнала управления, от значений сопротивлений затворных резисторов и от входной ёмкости затвора (см. рисунок 6). Тем самым, при эксплуатации драйвера следует делать поправку на ток потребления в зависимости от транзисторов, на которые будет работать драйвер. Область безопасной работы драйвера в зависимости от ёмкости затвора и частоты представлена на рисунке 5.

**GND** – общий цепей питания и управления; тем самым схема управления гальванически не связана с входом DC/DC-преобразователя.

**Резисторы Rdt1, Rdt2** – времязадающие резисторы настройки задержки на переключение первого и второго каналов. Фактически резисторами регулируется время задержки включения, тем самым при установке резисторов разных номиналов задержка на переключение по передним фронтам управляющих импульсов первого и второго каналов будет различной. В том случае, если увеличение времени задержки на переключение не требуется, вместо резисторов следует установить переключки. Зависимость времени задержки от номинала резисторов приведена на рисунке 10. Изначально установлены резисторы номиналом 1 Ом, что соответствует минимальному «мёртвому» времени (2 мкс).

**Конденсаторы C<sub>b1</sub>, C<sub>b2</sub>** – времязадающие конденсаторы задержки выключения соответствующего управляемого транзистора при перегрузке по току. Задержка на срабатывание защиты необходима для избегания ложных срабатываний по кратковременным индуктивным выбросам и по переходным процессам при включении. При этом длительность данной задержки будет равна длительности «импульса перезапуска» в случае возникновения аварии. Для увеличения задержки срабатывания защиты, рекомендуется устанавливать конденсаторы с номиналами указанными на рисунке 9. Изначально установлены конденсаторы ёмкостью 100 пФ, что соответствует длительности задержки 5 мкс (тип.).

**G1, G2** – выходы, предназначенные для подключения затворов управляемых транзисторов.

Рекомендуется установка затворных резисторов, необходимых для уменьшения максимального импульсного тока. Допускается установка резисторов любого номинала, в том числе 0 Ом. Допускается установка резисторов разных номиналов (последовательно с диодами), к примеру, для увеличения длительности выключения управляемого транзистора с целью уменьшения амплитуды напряжения индуктивных выбросов. Зависимость выходного импульсного тока от номиналов затворных резисторов приведена на рисунке 8.

**C1, C2** – выводы подключения коллектора (стока) управляемого транзистора. Выводы предназначены для контроля падения напряжения (защита по насыщению) на транзисторе. При этом максимальное значение порога срабатывания защиты равно 5,0 В. Порог срабатывания защиты регулируется положением джамперов JP1, JP2.

В случае если защита от перегрузки по току управляемого транзистора не требуется, то вывод «С» следует закортить на вывод эмиттера соответствующего канала.

**E1, E2** – выходы подключения эмиттеров управляемых транзисторов.

### **Джамперы**

**JP1, JP2** – джамперы, регулирующие порог срабатывания защиты по ненасыщению управляемых транзисторов. Зависимость напряжения срабатывания защиты от установленного джампера представлена в таблице 3. Если не установлен ни один джампер, драйвер будет находиться в режиме аварии.

Таблица 3 – Зависимость порога защиты по ненасыщению от установленного джампера

Джампер канала 1	Джампер канала 1	Порог защиты, В (тип.)
JP1.1	JP2.1	3,0
JP1.2	JP2.2	3,5
JP1.3	JP2.3	4,0
JP1.4	JP2.4	4,5
JP1.5	JP2.5	5,0

### 7 ГРАФИКИ, ПОЯСНЯЮЩИЕ РАБОТУ ДРАЙВЕРА

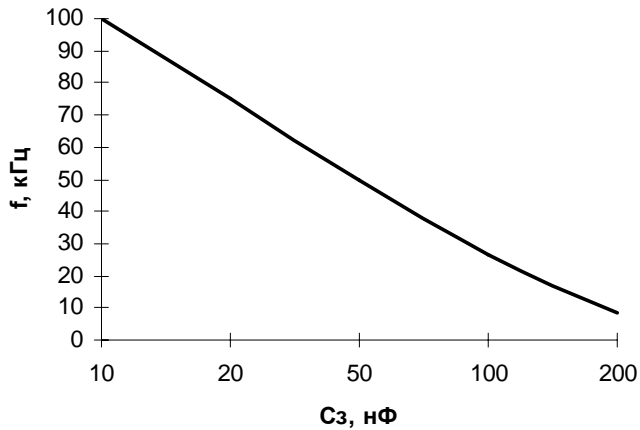


Рисунок 5 – График области безопасной работы драйвера в зависимости от частоты и ёмкости затвора (с затворным резистором 1 Ом)

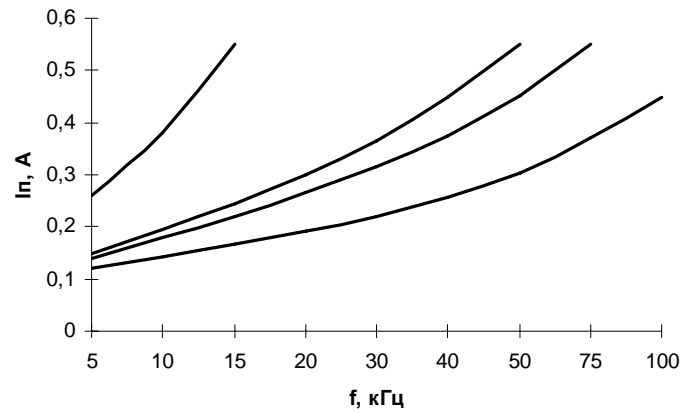


Рисунок 6 – График зависимости тока потребления от частоты сигнала под нагрузкой (с затворным резистором 1 Ом) для ёмкостей затвора 10 нФ, 25 нФ, 50 нФ, 100 нФ

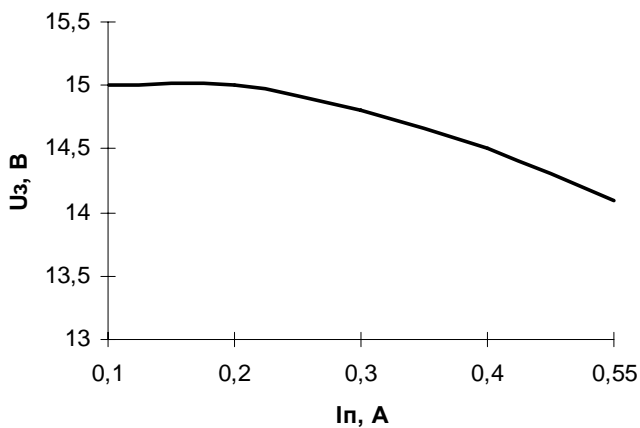


Рисунок 7 – График зависимости напряжения на затворе транзистора от тока потребления

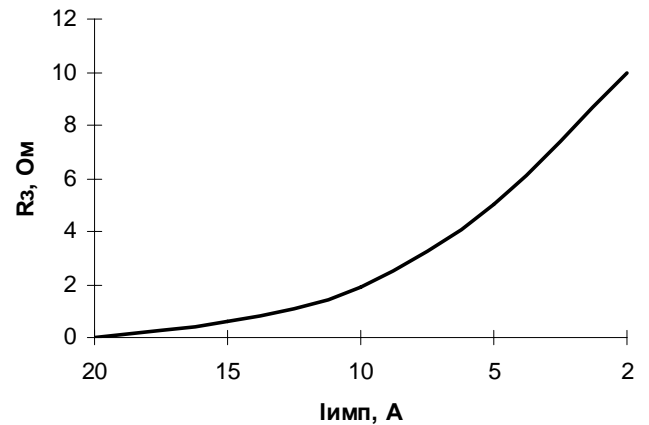


Рисунок 8 – График зависимости выходного импульсного тока от номинала затворных резисторов

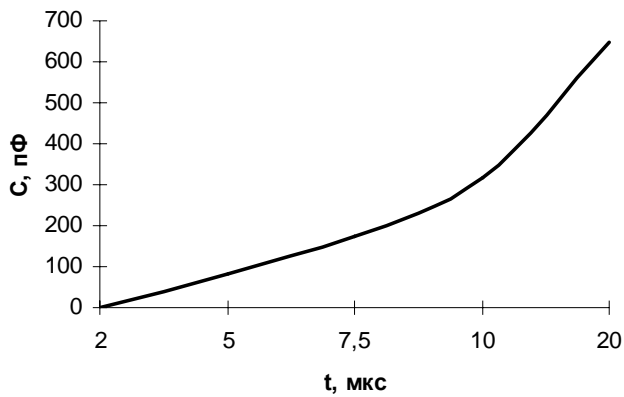


Рисунок 9 – График зависимости длительности задержки включения защиты по насыщению от номинала подстроечной ёмкости  $C_b$

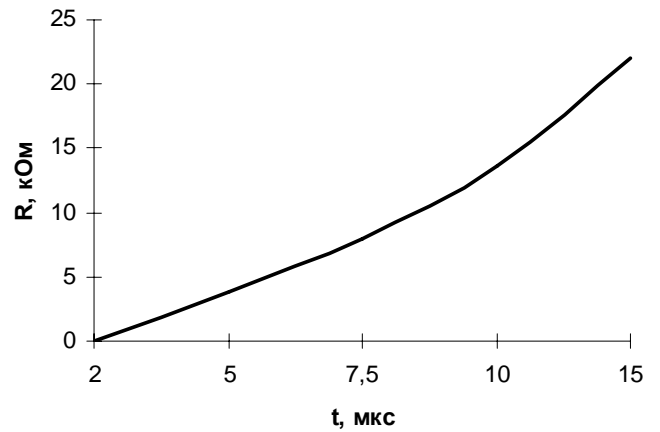


Рисунок 10 – График зависимости длительности «мёртвого» времени от номинала подстроечных резисторов  $R_{dt}$

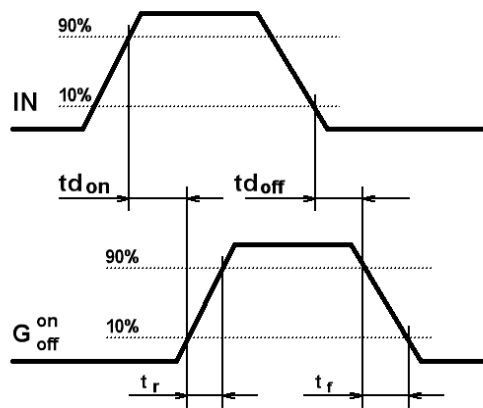


Рисунок 11 – Диаграмма, поясняющая временные параметры драйвера где IN – входной сигнал управления; G – сигнал на затворе управляемого транзистора

## 8 СВЕДЕНИЯ О СОДЕРЖАНИИ ДРАГМЕТАЛЛОВ

Драгметаллов не содержится

## 9 РЕКОМЕНДАЦИИ ЭКСПЛУАТАЦИИ

### 9.1 Требования к устойчивости при механических воздействиях

Механические воздействия для драйверов - по ГОСТ 20859.1, в соответствии с требованиями, предъявляемыми к управляемым ими силовым транзисторам, приведены в таблице 3.

Таблица 3 - Требования по устойчивости драйверов к механическим воздействующим факторам

Внешний воздействующий фактор	Значение внешнего воздействующего фактора
Синусоидальная вибрация:	
- диапазон частот, Гц;	0,5 - 100
- амплитуда ускорения, $m/c^2$ (g)	150 (15)
Механический удар одиночного действия:	
- пиковое ударное ускорение, $m/c^2$ (g);	40 (4)
- длительность импульса ударного ускорения, мс	50

Группа устойчивости драйверов к механическим воздействиям - М27 по ГОСТ 17516.1.

В технически обоснованных случаях, по требованию конкретных заказчиков, драйверы могут изготавливаться и для других условий эксплуатации по ГОСТ 17516.1.

## 9.2 Требования к устойчивости при климатических воздействиях.

Климатические воздействия - по ГОСТ 20859.1, в соответствии с требованиями, предъявляемыми к управляемым ими силовым транзисторам.

Таблица 4 - Требования по устойчивости к климатическим воздействующим факторам

Климатический фактор	Значение климатического фактора
Пониженная температура среды: - рабочая, °С; - предельная, °С	минус 45 минус 60
Повышенная температура окружающей среды: - рабочая, °С; - предельная, °С	+85 +100
Относительная влажность при температуре 35 °С без конденсации влаги, %, не более	98
Изменение температуры среды, °С	от минус 60 до +100
Атмосферное пониженное давление, Па (мм рт.ст.)	86000 (650)
Атмосферное повышенное давление, Па (мм.рт.ст.)	106000 (800)

## 10 ТРЕБОВАНИ НАДЕЖНОСТИ

Вероятность безотказной работы драйверов за 25000 часов должна быть не менее 0,95.

Гамма-процентный ресурс в условиях и режимах, установленных ТУ должен быть не менее 50000 часов при  $\gamma = 90\%$ .

Гамма-процентный срок службы драйверов, при условии суммарной наработки не более гамма процентного ресурса, не менее 10 лет, при  $\gamma = 90\%$ .

Гамма-процентный срок сохраняемости драйверов, при  $\gamma = 90\%$  и хранении в условиях, допускаемых ТУ – 10 лет.

## 11 СВЕДЕНИЯ О ПРИЕМКЕ

Драйвер \_\_\_\_\_ соответствует АЛЕИ 468332.031 ТУ

Место для штампа ОТК